四公開特許公報(A)

昭63-164533

@Int_Cl_4

識別記号

庁内整理番号

砂公開 昭和63年(1988) 7月7日

H 03 M 13/00 6832-5J

審査請求 未請求 発明の数 1 (全4頁)

公発明の名称 多数決符号化復号化方式

②特 願 昭61-308149

惠一

❷出 願 昭61(1986)12月26日

79発 明 者 藤 拓 朗 佐 明 ⑫発 者 Ш 辺 学 四発 明者 深沢 敦 司 ②出 願人 沖電気工業株式会社

弁理士 山本

東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内 東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内 東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

東京都港区虎ノ門1丁目7番12号

四年 10年 10年

1. 発明の名称

②代 理 人

多数诀符号化復号化方式

- 2. 特許請求の範囲
- (1) 多数決符号化復号化方式を用いたデータ通信システムにおいて、

フレーム毎の誤り検出結果いずれのフレームに も誤りが検出されないときはそのフレームを有効 データとし、全てのフレームに誤りが検出された ときは対応するフレーム同士で多数決で復号化

1

- し、多数決復号化後のフレームの誤り検出符号で 誤り検出して誤りの検出されなかったフレームを 有効データとすることを特徴とする多数決符号化 復号化方式。
- (2) 前記送信側の前記送信手段で異った種類のフレーム同士を隣接させて前記受信側に送信させることを特徴とする特許請求の範囲第1項に記載の多数決符号化復号化方式。
- 3. 発明の詳細な説明

(産業上の利用分野)

本発明はデータ通信、特にランダム性誤り、パースト性誤りの双方が頻発する回線のデータ通信 における多数決符号化複合化方式に関する。

(従来の技術)

第5図は従来の多数決符号化復号化方式を用いたデータ通信システムを示す図である。同図において、51はデータ送信器、52は符号化器、53は通信路、54は復号化器、55はデータ受信器である。この従来のデータ通信システムにおいて、データ送信器51から符号化器52に入力されたデータは繁

り検出符号で符号化されて、その符号化されたものを1フレームとして通信路53に複数回送信される。復号化器54では受信した複数のフレームのデータを記憶し、複数のフレームのデータに対応するビットの多数決を取る。その多数決の結果を1フレームとし、誤り検出符号で復号化する。よって、誤りを低減することができる。

(発明が解決しようとする問題点)

しかしながら、従来の方式では比較的というンダム性に対応できる行う場合、のお助体においてデータ通信を行う場合といてアニージンが発生するといて、より生する長いは一クで半数とフレームが表った場合でも、多数ではないでする場合でも、多数ではないである。と要求が行われる。と要求が伝送効率が下がるという問題点がある。

本発明はこれらの問題点を解決するためのもの

3

レームにも誤りが検出されないときはそのフレームを有効データとする。そして、全てのフレームに誤りが検出されたときは対応するフレーム同士で復号化手段により多数決で復号化し、第2の誤り検出手段により多数決復号化後のフレームの誤り検出符号で復号化して誤りの検出されなかったフレームを有効データとする。

したがって、本発明は前記問題点を解決でき、 ランダム性誤り、パースト性誤りのどちらに対し ても優れたデータ通信を行うことができる多数決 符号化復号化方式を提供できる。

(実施例)

以下、本発明の一実施例を図面に基づいて説明する。

第1図は本発明の一実施例における符号化器を示すプロック図であり、また第2図は本実施例における復号化器を示すプロック図である。第1図において、11は符号化器入力端子、12は送信データを記憶する送信データ記憶装置、13は誤り検出符号を生成する誤り検出符号化器、14は誤り検出

で、ランダム性誤り、パースト性誤りのどちらに 対しても優れた性能を有する多数決符号化復号化 方式を提供することを目的とする。

(問題点を解決するたの手段)

(作用)

以上のような構成を有する本発明によれば、第 1 の誤り検出手段における検出結果、いずれのフ

4

符号化器13により作成された誤り検出符号を記憶を引きない。15は送信データと誤り検出符号化器の投入である。第2図において、21は復号化化の力場子である。第2図において、21は復号化化の力場子、22-1、22-2、・・・22-n は受害をといると記憶する記憶を書き、25は第一夕記憶装置、25は20分類を引きを記憶を表した。25は20分類を引きる記憶を表した。25は20分類を引きることを記憶を表した。25は20分類を引きることを表しています。28は20分類ののの変換を表してある。

次に、本実施例の動作を第1図及び第2図に基 づいて説明する。

はじめに、第1図の符号化器における動作について説明する、先ず、入力端子11より符号化器に入力されたデータは、送信データ記憶装置12に記憶されると同時に誤り検出符号化器13に入力される。生成された誤り検出符号は記憶装置14に記憶

される。記憶されたデータ及び誤り検出符号は、 制御部16の指示により第3図に示す形式にフレー ム化され、出力端子17から出力される。第3図に おいて、31-1,31-2,….31-n は各々第1, 第2, …. 第nフレームであり、31-1-1,31-2-1,….31n-1 は送信データ、31-1-2,31-2-2,….31-n-2 は 誤り検出符号である。

そして、第2図の復号化器における動作は次のように行われる。先ず、復号化器に入力端子21より入力された受信データは、受信データ記憶装置22-1~22-nに記憶されると同時に、誤り検出復号化器25に入力され、誤り検出符号の復号化が行めれ、誤りの有無が検査される。誤りの有無は制御部29の指示によりスイッチ28が対応する受信データ22-1~22-nの中の1つに接続され、有効データとして出力端子30より出力される。

一方、全てのフレームに誤りが検出された場合、受信された全てのフレームのデータは、多数 決論理素子23に入力され、対応するデータの多数

りは発生しない。

(発明の効果)

従って、本発明によれば、ランダム性誤り、バースト性誤りのいずれにも強いデータ通信を実現することができる。

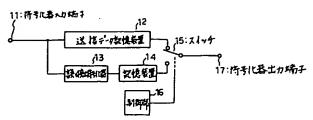
快が行われ、多数決後の結果は記憶装置24に記憶されると同時に、誤り検出復号化器25に入力され、誤りの有無が検査される。誤りが検出されない場合なスイッチ28が記憶装置24に接続され、制御部29の指示により、有効データとして出力端子30に出力される。誤りが検出された場合は受信データ記憶装置22-1~22-n及び記憶装置24に記憶されたデータは破棄される。

8

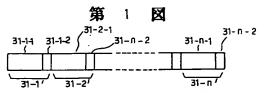
4. 図面の簡単な説明

第1図は本発明の一実施例における符号化器を示すブロック図、第2図は本実施例における復号化器を示すブロック図、第3図は本実施例における符号化信号のフレーム構成を示す図、第4図は本実施例における符号化信号のブロック構成を示す図、第5図は従来の多数決符号化復号化方式のよるデータ通信システムを示すブロック図である。

- 11…符号化器入力端子、
- 12…送信データ記憶装置、
- 13… 誤り検出符号化器、14.24 … 記憶装置、
- 15.26.27.28 … スイッチ、
- 16,29 …制御部、
- 17…符号化器出力端子、
- 21…復号化器入力端子、
- 22-1~22-n…受信データ記憶装置、
- 23… 多数決論理累子、
- 25… 誤り検出復号化器、
- 30… 復号化器出力端子。



本発明の一変施制の符号に器を示すプロック図

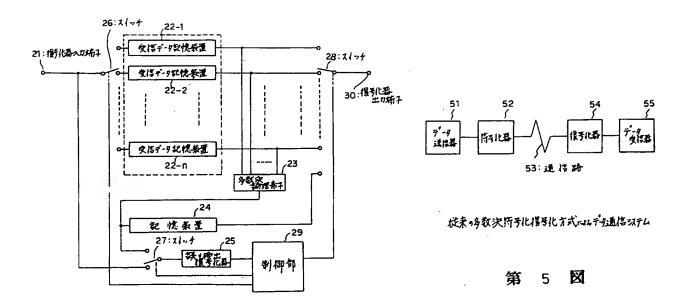


31-1-31-n:オ1-オのフレーム 31-1-1-31-n-1:送信デタ 31-1-2-31-n-2:誤の授出符号 本実施例以がな符号化信号のフレーム構成



本契施例にかれ、片ち化信号のプロック構成

第 4 図



本实施例《很号比器》和了了10.7四

第 2 図